

Program Studi Ganda

Teknik Informatika – Matematika

**ANALISIS DAN PERANCANGAN PROGRAM SIMULASI PENGAMANAN  
DATA TRANSMISI *SDR* DENGAN MENGGUNAKAN  
KRIPTOGRAFI METODE *SERPENT***

Michael Kohan

NIM : 0700687362

**ABSTRAK**

Dewasa ini, sistem komunikasi merupakan hal yang sangat penting. Salah satu alat komunikasi canggih yang banyak digunakan sekarang ini adalah *Software Defined Radio (SDR)*. Tetapi keamanan data yang ada pada transmisi radio tidak aman karena data dapat dicuri dengan berbagai macam cara.

Untuk menyelesaikan masalah keamanan transmisi data melalui radio, *Serpent Advanced Encryption Standard (AES)* digunakan sebagai metode kriptografi untuk mengamankan data yang akan ditransmisikan melalui *SDR*.

Untuk mengimplementasikan kriptografi pada *SDR* ini dibutuhkan komponen yang dapat melakukan operasi-operasi aritmatik. Komponen *Field-Programmable Gate Array (FPGA)* adalah komponen yang cocok untuk melakukan proses kriptografi pada *SDR*.

Tujuan penelitian ini adalah untuk merancang sebuah program simulasi yang akan menggambarkan pengamanan data transmisi *SDR* dengan menerapkan algoritma *Serpent AES*. Hasil yang dicapai pada penelitian ini adalah deskripsi proses simulasi transmisi *SDR* yang telah diamankan dengan kriptografi dan pembuktian keamanannya. Selain itu juga didapat pembuktian keefektifan pengamanan data dengan kriptografi metode *Serpent*.

**Kata Kunci:** *Software Defined Radio, Field-Programmable Gate Array, Symmetric Cryptography, Cryptography, Serpent, Advanced Encryption Standard*

## KATA PENGANTAR

Puji syukur kepada Tuhan Yang Maha Esa atas segala rahmat, anugerah, penyertaan serta penghiburan-Nya sehingga skripsi yang berjudul “Analisis dan Perancangan Program Simulasi Pengamanan Data Transmisi *SDR* Dengan Menggunakan Kriptografi Metode Serpent” ini dapat diselesaikan dengan baik dan tepat pada waktunya.

Atas segala bantuan, bimbingan serta kesempatan bagi penulis untuk menyelesaikan skripsi ini, maka perkenankanlah penulis untuk menyampaikan ucapan terima kasih yang sebesar-besarnya kepada:

1. Bapak Prof. Dr. Geraldus Polla, M.App.Sc., selaku Rektor Universitas Bina Nusantara, yang telah berkenan memberikan kesempatan untuk menuntut ilmu kepada penulis di Universitas yang berada di bawah pimpinan beliau.
2. Bapak Wikaria Gazali, S.Si., MT., selaku Dekan dan Ketua Jurusan Matematika Fakultas MIPA Universitas Bina Nusantara atas perhatian, pertolongan dan pengajaran yang telah diberikan selama ini.
3. Bapak Rojali, S. Si., selaku Sekretaris Jurusan Matematika Fakultas MIPA Universitas Bina Nusantara atas perhatian, pertolongan dan pengajaran yang telah diberikan selama ini.
4. Bapak Fredy Purnomo, S.Kom.,M. Kom., selaku Ketua Jurusan Teknik Informatika Fakultas TI Universitas Bina Nusantara atas perhatian, pertolongan dan pengajaran yang telah diberikan selama ini.
5. Bapak Gintoro, S.Kom., MM, selaku Dosen Pembimbing kesatu atas yang telah banyak memberikan bantuan dan bimbingan yang diberikan selama masa penyusunan skripsi ini serta atas pengertian, pengajaran, pertolongan dan kesabarannya yang memudahkan skripsi ini terselesaikan tepat pada waktunya.
6. Bapak Sangadji, Drs., M.Sc., Ph.D, selaku Dosen Pembimbing kedua yang telah banyak memberikan bantuan dan bimbingan yang diberikan selama masa penyusunan skripsi ini serta atas pengertian, pengajaran, pertolongan dan kesabarannya yang memudahkan skripsi ini terselesaikan tepat pada waktunya.
7. Seluruh Dosen Universitas Bina Nusantara yang selama ini telah memberikan ilmu dan bimbingan akademis kepada penulis dari awal hingga akhir perkuliahan.
8. Keluarga penulis, atas doa, kasih, kesabaran, dan dukungan yang diberikan kepada penulis selama penyusunan skripsi ini.
9. Irene Vimala Tisnabudi dan Leonardus Henry Liwardy beserta keluarga mereka yang selama ini banyak memberi masukan informasi yang berarti mengenai penulisan skripsi ini dan dukungan baik dalam bentuk materi maupun moral.

10. Teman-teman seperjuangan yaitu Pascal Gerardus Angriawan dan Mery Yanti yang selama ini banyak memberi masukan informasi yang berarti mengenai penulisan skripsi ini.
11. Teman-teman jurusan ganda Teknik Informatika–Matematika angkatan 2003 atas dukungan dan bantuannya yang diberikan kepada penulis selama ini.
12. Pihak-pihak lain yang tidak dapat disebutkan satu per satu yang telah mendukung dan membantu penulis dalam penyelesaian skripsi ini.

Walaupun telah berusaha dengan sebaik mungkin dalam menyelesaikan skripsi ini, penulis menyadari begitu banyak kekurangan-kekurangan yang ditemukan dalam penulisan skripsi ini. Dengan segala kerendahan hati, penulis sangat menghargai segala saran dan kritik yang membangun dari para pembaca untuk penyempurnaan skripsi ini dimasa yang akan datang. Merupakan suatu kebahagiaan bagi penulis apabila penulisan skripsi ini dapat memberikan manfaat yang sebesar-besarnya kepada para pembaca.

Jakarta, 21 Januari 2008

Penulis

Michael Kohan

0700687362

## DAFTAR ISI

Halaman Judul Luar .....	i
Halaman Judul Dalam .....	ii
Halaman Persetujuan Hardcover .....	iii
Halaman Persetujuan Sidang .....	iv
Abstrak .....	v
Kata Pengantar .....	vi
DAFTAR ISI .....	viii
DAFTAR TABEL .....	xiii
DAFTAR GAMBAR .....	xiv
DAFTAR LAMPIRAN .....	xvi
BAB 1 PENDAHULUAN .....	1
1.1 Latar Belakang Masalah .....	1
1.2 Perumusan Masalah .....	3
1.3 Ruang Lingkup Masalah .....	4
1.4 Tujuan Dan Manfaat .....	5
1.4.1 Tujuan .....	5
1.4.2 Manfaat .....	5
1.5 Sistematika Penulisan .....	6
BAB 2 LANDASAN TEORI .....	8
2.1 <i>Software Defined Radio</i> .....	8
2.1.1 Pengertian <i>SDR</i> .....	8
2.1.2 Cara Kerja <i>SDR</i> .....	8

2.2 <i>Field-Programmable Gate Array</i> .....	8
2.2.1 Pengertian <i>FPGA</i> .....	8
2.2.2 Aplikasi <i>FPGA</i> .....	10
2.2.3 Arsitektur <i>FPGA</i> .....	10
2.3 <i>Serpent Advanced Encryption Standard</i> .....	12
2.3.1 Algoritma.....	12
2.3.1.1 Pengertian Algoritma.....	12
2.3.1.2 Sejarah Algoritma.....	12
2.3.1.3 Notasi <i>Big O</i> .....	13
2.3.1.4 <i>Pseudocode</i> .....	14
2.3.2 Kriptografi .....	14
2.3.2.1 Pengertian Kriptografi .....	14
2.3.2.2 Sejarah Kriptografi.....	15
2.3.2.3 Algoritma Kriptografi.....	16
2.3.2.4 Pembagian Algoritma Kriptografi .....	16
2.3.3 <i>Symmetric Cryptography</i> .....	18
2.3.3.1 Pengertian <i>Symmetric Cryptography</i> .....	18
2.3.3.2 <i>Advanced Encryption Standard</i> .....	19
2.3.3.3 Peranan <i>Serpent AES</i> pada <i>Symmetric Cryptography</i> .....	22
2.3.3.4 <i>Substitution Permutation Network</i> .....	22
2.3.3.5 <i>Key Schedule</i> .....	24
2.3.4 <i>Asymmetric Cryptography</i> .....	25
2.3.5 <i>Serpent Advanced Encryption Standard (Serpent AES)</i> .....	27

2.3.5.1 Cara Kerja <i>Serpent AES</i> .....	27
2.3.5.2 Keamanan <i>Serpent AES</i> .....	36
2.4 Teori Simulasi.....	37
2.5 <i>Software Development Life Cycle</i> .....	40
2.6 <i>Unified Modelling Language</i> .....	42
2.6.1 <i>Class Diagram</i> .....	43
2.6.2 <i>Sequence Diagram</i> .....	45
2.7 <i>State Transition Diagram</i> .....	46
2.7.1 Pengertian <i>STD</i> .....	46
2.7.2 Simbol dan Sifat <i>STD</i> .....	46
2.8 <i>User Interface Design</i> .....	47
<b>BAB 3 ANALISIS DAN PERANCANGAN PROGRAM</b> .....	<b>48</b>
3.1 Gambaran Umum Objek.....	48
3.2 Kerangka Pemikiran.....	49
3.3 Pengambilan Keputusan.....	50
3.3.1 Kriptografi Untuk Mengamankan Data.....	50
3.3.2 Komponen <i>FPGA</i> Dalam Implementasi Kriptografi.....	51
3.3.3 <i>Serpent AES</i> Dalam Penyelesaian Masalah.....	52
3.4 Penentuan Parameter.....	53
3.5 Model Konseptual.....	53
3.5.1 Bentuk Program.....	54
3.6 Perancangan Layar.....	56
3.6.1 Rancangan Layar Utama.....	56

3.6.2 Rancangan Layar <i>Encrypt Simulation</i> .....	58
3.6.3 Rancangan Layar <i>Decrypt Simulation</i> .....	59
3.6.4 Rancangan Layar <i>File Cryptography</i> .....	60
3.7 Perancangan Program.....	60
3.7.1 <i>Class Diagram</i> .....	61
3.7.2 <i>Sequence Diagram</i> .....	62
3.7.3 <i>State Transition Diagram</i> .....	66
3.7.4 Menu.....	66
<b>BAB 4 IMPLEMENTASI DAN EVALUASI</b> .....	<b>67</b>
4.1 Lingkungan Perancangan .....	67
4.2 Petunjuk Instalasi .....	67
4.2.1 Instalasi <i>Software</i> Pendukung Program Simulasi.....	68
4.2.2 Instalasi Program Simulasi .....	68
4.3 Penerapan Perancangan Pada Program .....	69
4.4 Petunjuk Pengoperasian .....	73
4.4.1 Layar Utama .....	74
4.4.2 Layar <i>Encrypt Simulation</i> .....	76
4.4.3 Layar <i>Decrypt Simulation</i> .....	77
4.4.4 Layar <i>File Cryptography</i> .....	78
4.5 Hasil dan Evaluasi.....	79
4.5.1 Spesifikasi Proses <i>Serpent AES</i> .....	79
4.5.2 Pseudocode <i>Serpent AES</i> .....	81
4.5.3 Analisis <i>Serpent AES</i> Dalam Kompleksitas .....	83

4.5.4 Perbandingan <i>Serpent AES</i> Dengan Metode Lain .....	84
4.5.5 Spesifikasi <i>File Cryptography</i> .....	85
BAB 5 KESIMPULAN DAN SARAN .....	87
5.1 Kesimpulan.....	87
5.2 Saran.....	88
DAFTAR PUSTAKA .....	89
DAFTAR RIWAYAT HIDUP .....	91
LISTING PROGRAM .....	L1



## DAFTAR TABEL

Tabel 2.1 Notasi <i>Big O</i> .....	13
Tabel 2.2 Contoh-Contoh <i>Symmetric Cryptography</i> .....	19
Tabel 2.3 Contoh <i>S-Box</i> Pada <i>DES</i> .....	23
Tabel 2.4 Keamanan <i>Serpent</i> .....	36
Tabel 3.1 Solusi Pengamanan Data <i>SDR</i> .....	51
Tabel 3.2 Perbandingan Algoritma Kriptografi .....	52
Tabel 3.3 Menu-Menu Pada Program Simulasi .....	66
Tabel 4.1 Perbandingan Kompleksitas Algoritma <i>Symmetric Cryptography</i> .....	85
Tabel 4.2 Spesifikasi <i>File Cryptography</i> .....	86

## DAFTAR GAMBAR

Gambar 2.1 <i>Logic Blocks</i> Pada Umumnya .....	10
Gambar 2.2 <i>Input Output Pad</i> .....	11
Gambar 2.3 Topologi <i>Kotak Switch</i> .....	11
Gambar 2.4 <i>Symmetric Cryptography</i> .....	18
Gambar 2.5 Langkah <i>SubBytes</i> Pada AES .....	20
Gambar 2.6 Langkah <i>ShiftRows</i> Pada AES.....	20
Gambar 2.7 Langkah <i>MixColumns</i> Pada AES .....	21
Gambar 2.8 Langkah <i>AddRoundKey</i> Pada AES .....	21
Gambar 2.9 <i>Key Schedule</i> Pada DES .....	24
Gambar 2.10 <i>Asymmetric Cryptography</i> .....	26
Gambar 2.11 <i>Substitution Permutation Network</i> Pada <i>Serpent AES</i> .....	28
Gambar 2.12 Cara Untuk Mempelajari Sistem.....	38
Gambar 2.13 <i>Eight Stage SDLC</i> .....	41
Gambar 2.14 Notasi <i>Class</i> .....	43
Gambar 2.15 Hubungan <i>Class</i> Pada <i>Class Diagram</i> .....	43
Gambar 2.16 Hubungan <i>Association</i> Pada <i>Class Diagram</i> .....	44
Gambar 2.17 Hubungan <i>Aggregation</i> Pada <i>Class Diagram</i> .....	44
Gambar 2.18 Hubungan <i>Composition</i> Pada <i>Class Diagram</i> .....	44
Gambar 2.19 Notasi <i>Object</i> , <i>Lifetime</i> dan <i>Activation</i> .....	45
Gambar 2.20 Contoh <i>Sequence Diagram</i> .....	45
Gambar 2.21 Notasi <i>State</i> .....	46
Gambar 2.22 Notasi <i>Transition</i> .....	46

Gambar 3.1 <i>FPGA</i> Altera Stratix II GX.....	48
Gambar 3.2 Model Konseptual Program Simulasi .....	54
Gambar 3.3 Proses Transmisi .....	57
Gambar 3.4 Rancangan Layar Utama .....	57
Gambar 3.5 Rancangan Layar <i>Encrypt Simulation</i> .....	58
Gambar 3.6 Rancangan Layar <i>Decrypt Simulation</i> .....	59
Gambar 3.7 Rancangan Layar <i>File Cryptography</i> .....	60
Gambar 3.8 <i>Class Diagram</i> .....	61
Gambar 3.9 <i>Sequence Diagram Serpent Simulation</i> .....	62
Gambar 3.10 <i>Sequence Diagram Encrypt Simulation</i> .....	63
Gambar 3.11 <i>Sequence Diagram Decrypt Simulation</i> .....	64
Gambar 3.12 <i>Sequence Diagram File Cryptography</i> .....	65
Gambar 3.13 <i>State Transition Diagram</i> .....	66
Gambar 4.1 Tampilan Layar Utama.....	74
Gambar 4.2 Tampilan Layar <i>Encrypt Simulation</i> .....	76
Gambar 4.3 Tampilan Layar <i>Decrypt Simulation</i> .....	77
Gambar 4.4 Tampilan Layar <i>File Cryptography</i> .....	78

**DAFTAR LAMPIRAN**

Lampiran 1 Listing Program.....L1